

# **PENGANALISA FUNGSI LOGIKA DENGAN METODA KARNAUGH MAP**

**JONSON TAMPUBOLON, ELFITRIN.S,ST**

Penulisan Ilmiah, Fakultas Teknologi Industri, 2001

Universitas Gunadarma

<http://www.gunadarma.ac.id>

kata kunci : logika, elektronika

Abstraksi :

Alat ini berguna untuk menampilkan keluaran (output) suatu fungsi yang telah direalisasikan hardware dalam bentuk susunan gerbang-gerbang logika, dengan kata lain menguji hasil keluaran fungsi rangkaian logika dengan metode Karnaugh Map.

