

PENGANALISA KEADAAN LOGIKA 5 JALUR MENGUNAKAN ANTAR MUKA PARAREL PC

TEJO DAMAI SANTOSO, M. SUBALI, SSI

Penulisan Ilmiah, Fakultas Ilmu Komputer, 2004

Universitas Gunadarma

<http://www.gunadarma.ac.id>

kata kunci : elektronik

Abstraksi :

Penulisan ini membuat tentang pembuatan rangkaian penganalisa logika 5 jalur dengan memanfaatkan antar muka paralel PC dan program berbasis bahasa Pascal untuk pengoperasiannya. Penulisan ini meliputi perancangan rangkaian elektronik dan penulisan program pengontrolnya.

